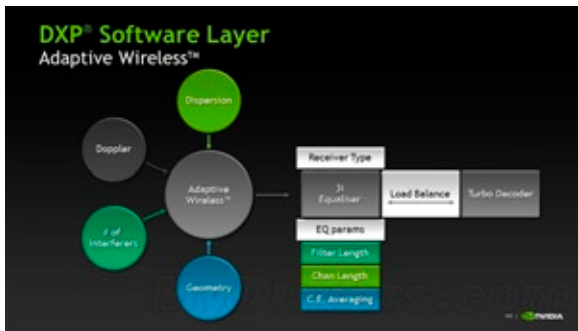


NVIDIA毫不吝啬地公布了C、D的数据路径，可以看出在LTE配置中一个核心负责所有的反向快速傅立叶变换(FFT)和MIMO矩阵数学，第二个核心负责速率匹配与解码，二者负载基本相同，而且可以通过软件控制让每个核心都运行在尽可能低的频率和电压上。



面对高通已经获得广泛认可的MDM9x15、MDM9x25，Icera i500表现如何还有待考验。从展示的原型机“凤凰”(Phoenix)来看，Tegra 4i连接基站模拟器后可以很好地实现LTE Cat.3 100Mbps，升级到Cat.4还可以接近120Mbps，而这一切都是在出厂两周的芯片上得到的，前景应该不错。

